

TEST INDUSTRIEL DE CIRCUITS INTEGRES MIXTES 1

Objectif - Compétences acquises :

A l'issue de la formation le stagiaire sera capable de : • Comprendre et appliquer les méthodes fondamentales du test de production des circuits digitaux et mixtes. • Valider le programme de test développé sur le testeur industriel Verigy 93k Pinscale

Public concerné :

- Académique
- Industriel

Durée :

- 4 jours

Date/lieux :

- Nous consulter
- Non défini

Equipe pédagogique :

- Spécialiste du domaine

Approche pédagogique :

- Alternance de cours et de travaux pratiques

Renseignement pédagogique :

- PRADARELLI Béatrice
- Beatrice.pradarelli@cnfm.fr

Frais de participation individuels :

- Nous consulter

Renseignements et inscriptions :

- Inscription : Service de Formation Continue de l'Université de Montpellier
- Tél : +33(0) 6 82 92 28 27
- Fax : +33(0) 4 34 43 21 90
- Email : catherine.bellanger@umontpellier.fr
- Date limite d'inscription : 1 mois avant

Nombre de places limitées :

- Min/Max : 4 à 8 personnes

Prérequis :

- Une connaissance du fonctionnement des circuits numériques et convertisseurs est nécessaire pour cette formation

Programme :

- Présentation du circuit à tester
- Présentation du testeur (HW) et son interface graphique
- Comment générer un signal électrique avec un testeur : notions de pins, level, timing et vecteurs
- Flot de test
- Tests de continuité, fonctionnelle et structurelle
- Outils de debug
- Tests paramétriques
- Rappels sur la théorie d'échantillonnage
- Techniques de test des convertisseurs
- Ressources de test analogiques et configuration
- Tests statiques et dynamiques d'un DAC

Validation :

Cette formation constitue une action d'adaptation et de développement des compétences. Elle donne lieu à la délivrance d'une attestation de participation. Une évaluation de fin de formation permet de mesurer la satisfaction des stagiaires, notamment concernant l'atteinte des objectifs pédagogiques.

